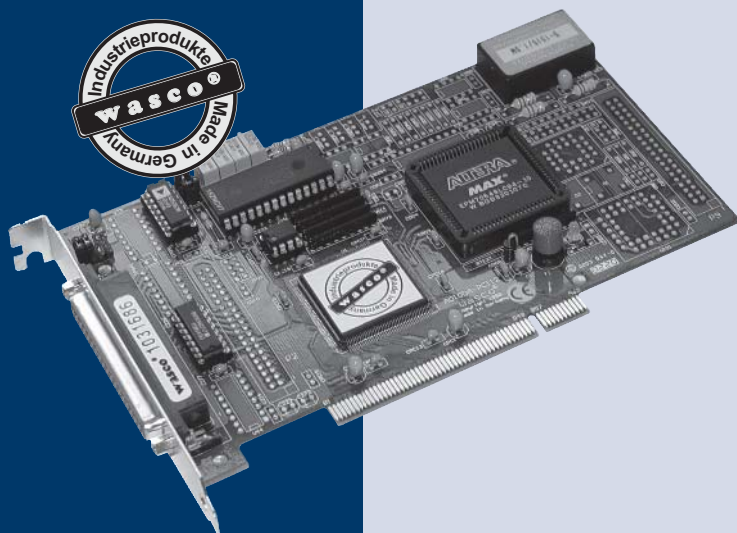


# ADIODA-PCI12<sub>LcV</sub>

PCI-Bus 12 Bit A/D-Wandlerkarte mit acht analogen Eingängen



**8 A/D-Eingänge 12 Bit**

Die **ADIODA-PCI12<sub>LcV</sub>** bietet über einen Eingangsmultiplexer acht massebezogene, analoge Eingangskanäle mit 12 Bit Auflösung. Die maximale Summenabtastrate beträgt 25 kS/s. Verschiedene Eingangsspannungsfaktoren sind über einen per Software programmierbaren Eingangsverstärker wählbar. Der unipolare und bipolare Eingangsspannungsbereich ist per Jumper einstellbar. Als besonderes Feature ist bei dieser Karte, im Vergleich zu den Hardwarekomponenten der ISA-Bus-Karte **ADIODA-12<sub>LowCost</sub>**, zusätzlich ein DC/DC-Wandler integriert. Die analogen Eingänge sind der 37poligen D-Sub-Buchse am Slotblech der Platine zugeführt. Durch die weitgehende Kompatibilität der Hardwarefunktionen und der identischen Anschlusssteckerbelegung zur **ADIODA-12<sub>LowCost</sub>**, ist eine einfache Anpassung von bereits bestehenden Applikationen beim Umstieg auf PCI gewährleistet.

## TECHNISCHE DATEN

### A/D-Eingänge

Kanäle: 8 Eingänge single-ended  
 Auflösung: 8 Bit oder 12 Bit per Software einstellbar  
 Eingangsspannungsbereiche:  
 bipolar:  $\pm 5$  V,  $\pm 10$  V  
 unipolar: 0...10 V  
 per Jumper wählbar  
 Eingangsimpedanz:  $> 1$  M $\Omega$   
 A/D-Wandler: ADS574 mit Sample & Hold  
 Wandlungszeit: max. 25  $\mu$ s  
 Genauigkeit:  $\pm 1$  LSB  
 PGA: AD526  
 Verstärkungsfaktoren: 1, 2, 4, 8, 16  
 per Software wählbar  
 Multiplexer: DG458DJ  
 Summenabtastrate: max. 25 kS/s  
 Wandlungsauslösung: per Software  
 Datentransfer: Pollingbetrieb

### Anschlussstecker

1 \* 37polige D-Sub-Buchse

### Bussystem

32 Bit PCI-Bus (Interner Datenzugriff 8 Bit)

### Stromverbrauch

+5 V typ. 250 mA

### Abmessungen

177 mm x 106,7 mm (l x h)  
 4lagige Multilayer-Platine

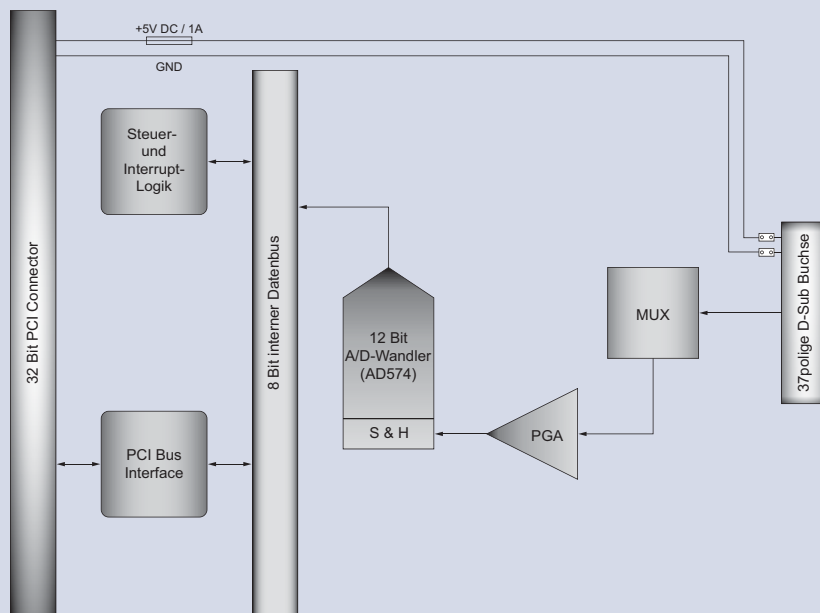
### Sonstiges

DC/DC-Wandler  
 Sicherung und Kontroll-LED für Spannungsversorgung der A/D, D/A-Blöcke, der Timer- und I/O-Komponenten sowie der Ansteuerlogik  
 Alle IC-Fassungen mit vergoldeten Kontakten

## APPLIKATIONEN

Pegelüberprüfung  
 Grenzwertüberwachung  
 Labordatenerfassung

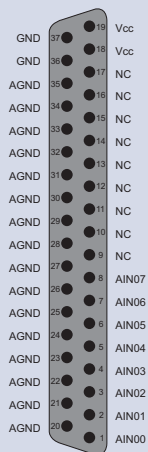
## BLOCKSCHALTBIld



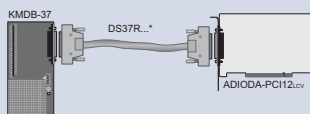
## STECKERBELEGUNG

Der 37poligen D-Sub-Buchse P1, die am Slotblech der Platine montiert ist, sind die acht analogen Eingänge zugeführt. Über Jumperbrücken können diesem Steckverbinder die interne Versorgungsspannung (Vcc +5 V) und die Masse (GND) des Rechners zugeführt werden. Die Pinbelegung der D-Sub-Buchse P1 ist kompatibel zur Signalbelegung des Steckers der ADIODA-12<sub>LOWCOST</sub>.

### D-Sub-Buchse P1



## ANSCHLUSSTECHNIK (ANWENDUNGSBEISPIEL)



\* DS37R100DS37 oder DS37R200DS37  
oder DS37R500DS37

## PROGRAMMIERUNG

Treiber für DOS und Windows95/98/NT/2000/XP/Server2003® sind, wie der I/O-Support für LabVIEW® und die Beispielprogramme für DOS in Turbo-C®, Turbo-Pascal®, für Windows in Borland C++, Delphi, C++ Builder, Microsoft Visual Basic, VB.NET, C++ und C#.NET, auf CD beiliegend

## LIEFERUMFANG

Interfacekarte ADIODA-PCI12<sub>LCV</sub>  
Deutsche Beschreibung  
Treiber und Beispielprogramme

## BESTELLINFORMATION

ADIODA-PCI12<sub>LCV</sub> EDV-Nr. A-403200  
A/D-Wandlertkarte

## PASSENDES ZUBEHÖR

DS37R500DS37 EDV-Nr. A-28000

Verbindungsleitung (ca. 5 m) mit Abschirmung zum Anschluss von KMDB-37 an eine 37polige D-Sub-Buchse



DS37R200DS37 EDV-Nr. A-20400

Verbindungsleitung (ca. 2 m) mit Abschirmung zum Anschluss von KMDB-37 an eine 37polige D-Sub-Buchse



DS37R100DS37 EDV-Nr. A-202200

Verbindungsleitung (ca. 1 m) mit Abschirmung zum Anschluss von KMDB-37 an eine 37polige D-Sub-Buchse



KMDB-37 EDV-Nr. A-2046

Klemm-Modul mit 37poliger Schraubklemmleiste zum Anschluss an eine 37polige D-Sub-Buchse



Detaillierte Angaben über das hier gelistete sowie über weiteres Zubehör sind den entsprechenden Datenblättern zu entnehmen