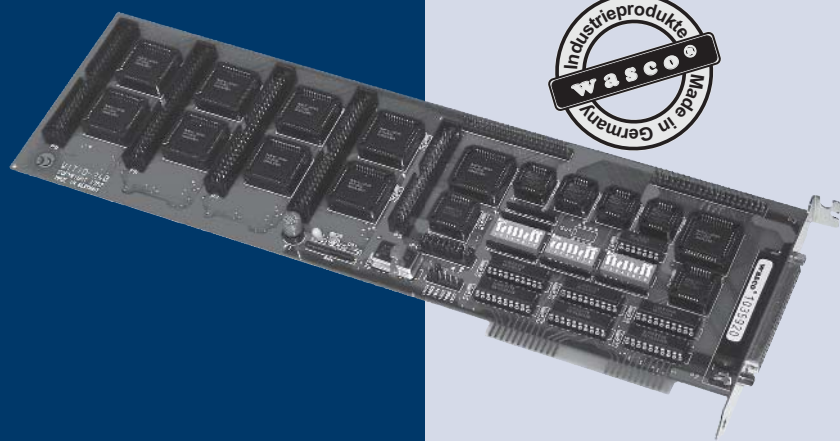


WITIO-240_{EXTENDED}

Interruptfähige, digitale ISA I/O-Karte mit 240 TTL-Ein/Ausgängen, Interruptcontroller, Timer und Quarzzeitbasis



240 TTL-Ein/Ausgänge

8 Interrupteingänge

3 * 16 Bit Timer/Zähler

Quarzzeitbasis

Interruptfähig

TECHNISCHE DATEN

Digitale Ein/Ausgänge TTL

Bausteine: 10 * 8255 oder 71055

Kanäle: 240, TTL-kompatibel

Jeder Baustein ist organisiert in Port A, Port B und Port C

Port A und B sind in 8-Bit-Gruppen, Port C ist in einer 8-Bit-Gruppe oder in zwei 4-Bit-Gruppen als Ein- oder Ausgänge programmierbar

Interruptcontroller

Baustein: 8259A oder 71059

8 programmierbare Kanäle

Übergabe der Interrupts auf IRQ2 bis IRQ7 des Rechners mit Jumper wählbar

Timer

Baustein: 8254 oder 71054

3 * 16 Bit Abwärtszähler

Zählfrequenz: max. 8 MHz

Zeitabhängige Interruptauslösungen

Takt intern vom Quarzoszillator oder extern über Jumper wählbar

Quarzoszillator

4 MHz

Anschlusstecker

1 * 37polige D-Sub-Buchse

1 * 40poliger Pfostenstecker

4 * 50poliger Pfostenstecker

2 * 40polige Pfostenstecker (Kompatibilitätsstecker zur PC-8255)

Stromverbrauch

+5 V typ. 400 mA

Abmessungen

340 mm x 100 mm (l x h)

4lagige Multilayer-Platine

Sonstige technische Daten

Sicherung für Spannungsversorgung

LED zur Spanningskontrolle

Alle IC-Fassungen mit vergoldeten Kontakten

Adressbelegung

Drei Blöcke mit je 16 Adressen werden im Portbereich belegt. Per Dip-Schalter sind beliebige Adressbereiche einstellbar.

Die **WITIO-240_{EXTENDED}** bietet 240 digitale Ein/Ausgangskanäle, die TTL-kompatibel sind. Diese Karte eignet sich für Ein- und Ausgabeanwendungen, für die keine galvanische Trennungen notwendig sind. Die 30 Ein-/Ausgabeports sind in Gruppen zu je acht Kanälen, jeder dritte Port ist zudem auch in zwei Gruppen zu je vier Kanälen als Ein- oder Ausgänge programmierbar. Zusätzlich zu den normalen TTL-Ein/Ausgangskanälen sind acht programmierbare Interrupteingänge, die über einen Interruptcontroller kontrolliert werden, verfügbar. Zeitabhängige Interruptauslösungen sind durch einen Zählerbaustein, kombiniert mit einem Quarzoszillator, realisierbar. Eine 37polige D-Sub-Buchse am Slotblech der Platine, ein 40poliger und vier 50polige Pfostenstecker auf der Platine ermöglichen den Anschluss der Peripherie. Über ein optional erhältliches Steckerverlegungs-Set ist die Verlegung des 40poligen Pfostensteckers auf eine 37polige D-Sub-Buchse mit Slotblech möglich.

APPLIKATIONEN

Ein-/Ausschaltvorgänge

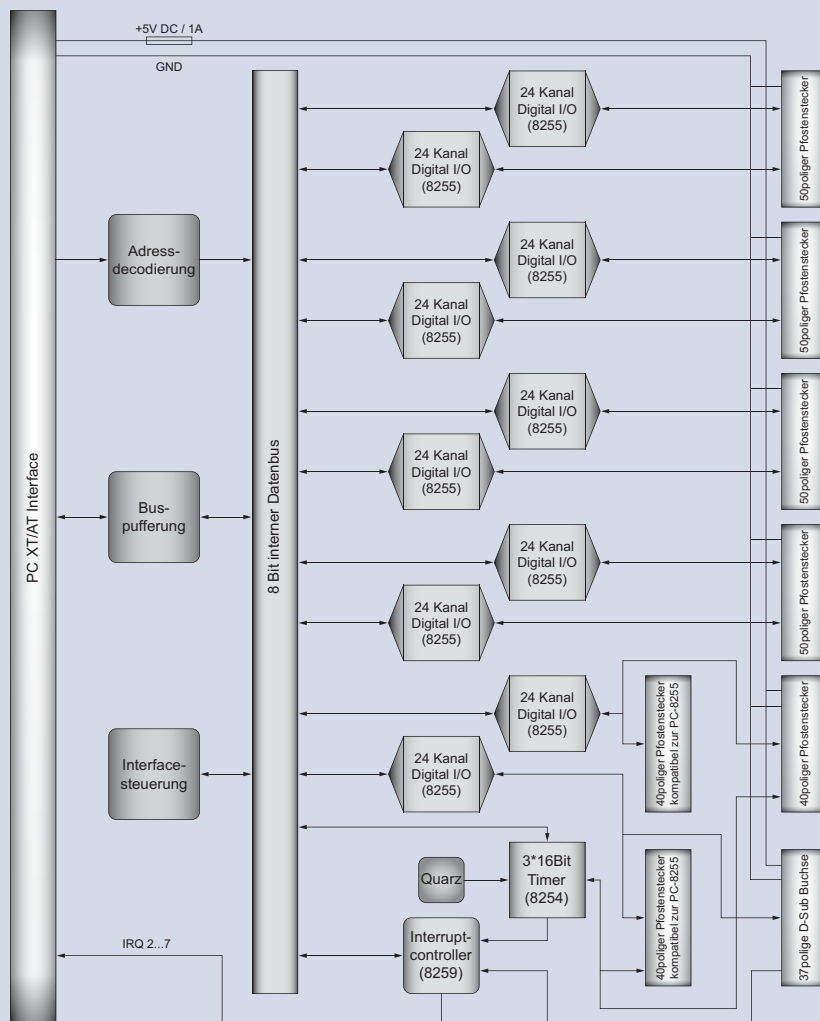
Erkennung von Kontaktzuständen

Binärdatenerfassung

Prozesssteuerung

















































































































































Datenerfassung von BCD-codierten Instrumenten

BLOCKSCHALTBIKD



STECKERBELEGUNG

Die digitalen Ein/Ausgänge sind der 37poligen D-Sub-Buchse P2, dem 40poligen Pfostenstecker P5, den 50poligen Pfostensteckern P6, P7, P8 und P9 sowie zusätzlich den 40poligen Pfostensteckern P3 und P4 zugeführt. Die Interruptanschlüsse liegen an P2, die Timersignale an P5 an. Die Belegungen von P3 und P4 sind kompatibel zu CN1 und CN2 der PC-8255.

D-Sub-Buchse P2		Pfostenste- cker P5		Pfostenste- cker P6		Pfostenste- cker P7		Pfostenste- cker P8		Pfostenste- cker P9	
1PA0		2PA0		2PA1		3PA1		5PA0		7PA1	
1PA2		2PA2		2PA3		3PA2		5PA2		7PA2	
1PA4		1PA3		2PA4		3PA3		5PA3		7PA3	
1PA6		1PA5		2PA5		3PA4		5PA4		7PA4	
1PB0		1PB1		2PB0		3PB0		5PB0		7PB0	
1PB2		1PB2		2PB1		3PB1		5PB1		7PB1	
1PB4		1PB3		2PB2		3PB2		5PB2		7PB2	
1PB6		1PB4		2PB3		3PB3		5PB3		7PB3	
1PC0		1PB5		2PB4		3PB4		5PB4		7PB4	
1PC2		1PB6		2PB5		3PB5		5PB5		7PB5	
1PC4		1PB7		2PB6		3PB6		5PB6		7PB6	
1PC6		1PC0		2PC1		3PC0		5PC0		7PC0	
IR0		1PC1		2PC2		3PC1		5PC1		7PC1	
IR2		1PC2		2PC3		3PC2		5PC2		7PC2	
IR4		1PC3		2PC4		3PC3		5PC3		7PC3	
IR6		1PC4		2PC5		3PC4		5PC4		7PC4	
NC		1PC5		2PC6		3PC5		5PC5		7PC5	
Vcc*		1PC6		2PC7		3PC6		5PC6		7PC6	
Vcc*		CLK0		GND		GND		GND		GND	
		IR1		CLK1		4PA1		6PA1		8PA1	
		IR2		CLK2		4PA2		6PA2		8PA2	
		IR3		GND		4PA3		6PA3		8PA3	
		IR4		GND		4PA4		6PA4		8PA4	
		IR5		GND		4PA5		6PA5		8PA5	
		IR6		GND		4PA6		6PA6		8PA6	
		IR7		GND		4PA7		6PA7		8PA7	
		GND		GND		4PB1		6PB1		8PB1	
		Vcc*		GND		4PB2		6PB2		8PB2	
		GND		NC		4PB3		6PB3		8PB3	
		Vcc*		NC		4PB5		6PB5		8PB5	
		NC		NC		4PB6		6PB6		8PB6	
						4PB7		6PB7		8PB7	
						4PC1		6PC1		8PC1	
						4PC2		6PC2		8PC2	
						4PC3		6PC3		8PC3	
						4PC4		6PC4		8PC4	
	</										