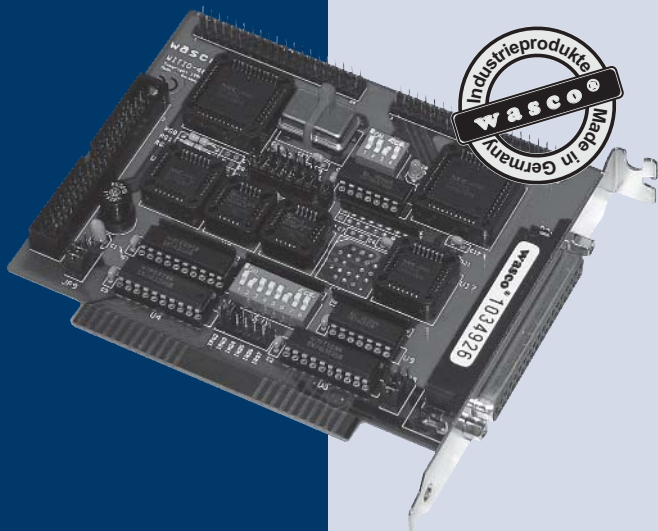


WITIO-48_{EXTENDED}

Interruptfähige, digitale ISA I/O-Karte mit 48 TTL-Ein/Ausgängen, Interruptcontroller, Timer und Quarzzeitbasis



48 TTL-Ein/Ausgänge

8 Interrupteingänge

3 * 16 Bit Timer/Zähler

Quarzzeitbasis

Interruptfähig

TECHNISCHE DATEN

Digitale Ein/Ausgänge TTL

Bausteine: 2 * 8255 oder 71055

Kanäle: 48, TTL-kompatibel

Jeder Baustein ist organisiert in Port A, Port B und Port C

Port A und B sind in 8-Bit-Gruppen, Port C ist in einer 8-Bit-Gruppe oder in zwei 4-Bit-Gruppen als Ein- oder Ausgänge programmierbar

Interruptcontroller

Baustein: 8259A oder 71059

8 programmierbare Kanäle

Übergabe der Interrupts auf IRQ2 bis IRQ7 des Rechners mit Jumper wählbar

Timer

Baustein: 8254 oder 71054

3 * 16 Bit Abwärtszähler

Zählfrequenz: max. 8 MHz

Zeitabhängige Interruptauslösungen

Takt intern vom Quarzoszillator oder extern über Jumper wählbar

Quarzoszillator

4 MHz

Waitstategenerator

Waitstate 4, 8, 16 über Dip-Schalter einstellbar

Anschlusstecker

1 * 37polige D-Sub-Buchse

1 * 40poliger Pfostenstecker

2 * 40polige Pfostenstecker (Kompatibilitätsstecker zur PC-8255)

Stromverbrauch

+5 V typ. 250 mA

Abmessungen

130 mm x 100 mm (l x h)

4lagige Multilayer-Platine

Sonstige technische Daten

Sicherung für Spannungsversorgung

LED zur Spannungskontrolle

Alle IC-Fassungen mit vergoldeten Kontakten

Adressbelegung

Ein Block mit 16 Adressen wird im Portbereich belegt. Per Dip-Schalter sind beliebige Adressbereiche einstellbar.

Die WITIO-48_{EXTENDED} bietet 48 digitale Ein/Ausgangskanäle, die TTL-kompatibel sind. Diese Karte eignet sich für Ein- und Ausgabeanwendungen, für die keine galvanische Trennungen notwendig sind. Die sechs Ein/Ausgabeports sind in Gruppen zu je acht Kanälen, jeder dritte Port ist zudem auch in zwei Gruppen zu je vier Kanälen als Ein- oder Ausgänge programmierbar. Zusätzlich zu den normalen TTL-Ein/Ausgangskanälen sind acht programmierbare Interrupteingänge, die über einen Interruptcontroller kontrolliert werden, verfügbar. Zeitabhängige Interruptauslösungen sind durch einen Zählerbaustein, kombiniert mit einem Quarzoszillator realisierbar. Eine 37polige D-Sub-Buchse am Slotblech der Platine und ein 40poliger Pfostenstecker ermöglichen den Anschluss der Peripherie. Über ein optional erhältliches Steckerverlegungs-Set ist die Verlegung des 40poligen Pfostensteckers auf eine 37polige D-Sub-Buchse mit Slotblech möglich. Durch zwei zusätzlich auf der Platine platzierte 40polige Pfostenstecker ist die WITIO-48_{EXTENDED} kompatibel zur Ein/Ausgabekarte PC-8255.

APPLIKATIONEN

Ein-/Ausschaltvorgänge

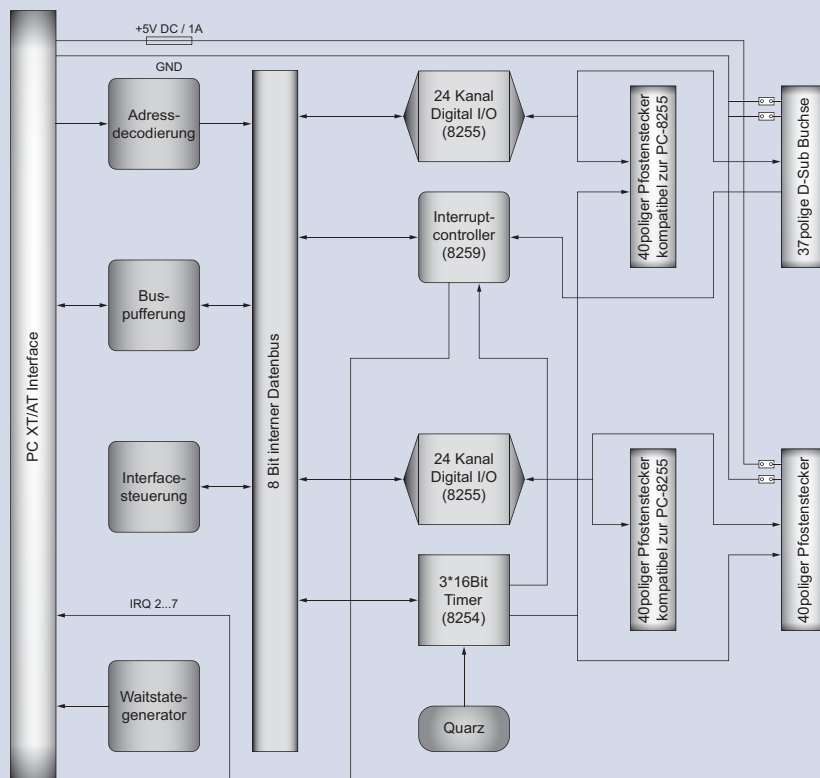
Erkennung von Kontaktzuständen

Binärdatenerfassung

Prozesssteuerung

Datenerfassung von BCD-codierten Instrumenten

BLOCKSCHALTBIID



STECKERBELEGUNG

Die digitalen Ein/Ausgänge sind der 37poligen D-Sub-Buchse P2 (am Slotblech der Platine) und dem 40poligen Pfostenstecker P5 zugeführt. Die Interruptanschlüsse liegen an P2, die Timersignale an P5 an. P2 ist nur im PC zugänglich, ein Steckerverlegungs-Set ist als Option erhältlich. Die Belegungen von P3 und P4 sind kompatibel zu CN1 und CN2 der PC-8255.

D-Sub-Buchse	P2	Pfostenstecker	P5	Pfostenstecker	P3	Pfostenstecker	P4				
1PA0	1	20	1PA1	2PA0	1	2	2PA1	GND	1	2	GND
1PA2	2	21	1PA3	2PA2	3	4	2PA3	1PA3	3	4	NC
1PA4	3	22	1PA5	2PA4	5	6	2PA5	1PA2	5	6	1PA1
1PA6	4	23	1PA7	2PA6	7	8	2PA7	1PA0	7	8	CLK0
1PB0	5	24	1PB1	2PB0	9	10	2PB1	OUT0	9	10	G0
1PB2	6	25	1PB3	2PB2	11	12	2PB3	CLK2	11	12	OUT2
1PB4	7	26	1PB5	2PB4	13	14	2PB5	G2	13	14	CLK1
1PB6	8	27	1PB7	2PB6	15	16	2PB7	G1	15	16	OUT1
1PC0	9	28	1PC1	2PC0	17	18	2PC1	1PA4	17	18	1PA5
1PC2	10	29	1PC3	2PC2	19	20	2PC3	1PA6	19	20	2PA7
1PC4	11	30	1PC5	2PC4	21	22	2PC5	1PC7	21	22	1PC6
1PC6	12	31	1PC7	2PC6	23	24	2PC7	1PC5	23	24	1PC4
IR0	13	32	IR1	CLK0	25	26	G0	1PC0	25	26	1PC1
IR2	14	33	IR3	OUT0	27	28	CLK1	1PC2	27	28	1PB7
IR4	15	34	IR5	G1	29	30	OUT1	1PC3	29	30	1PB6
IR6	16	35	IR7	CLK2	31	32	G2	1PB0	31	32	1PB5
NC	17	36	GND	OUT2	33	34	GND	1PB1	33	34	1PB4
Vcc	18	37	GND	Vcc	35	36	GND	1PB2	35	36	1PB3
Vcc	19	38	GND	Vcc	37	38	NC	-5V	37	38	Vcc
				Vcc	39	40	NC	-12V	39	40	+12V