



## ADVANTECH

**16 A/D-Eingänge 12Bit (se)  
oder  
8 A/D-Eingänge 12Bit (diff)**

**1 D/A-Ausgang 12Bit**

**16 Ein- u. 16 Ausgänge TTL**

**1 \* 16 Bit Abwärtszähler**

**FIFO-Zwischenspeicher**

### A/D-Eingänge

Kanäle: 16 Eingänge single-ended  
oder 8 Eingänge differentiell

Auflösung: 12Bit

Baustein: SPT774

Eingangsspannungsbereiche:

bipolar: +/-10V, +/-5V, +/-1V, +/-0,5V,  
+/-0,1V, +/-0,05V, +/-0,01V, +/-0,005V

unipolar: 10V, 1V, 0,1V, 0,01V

Wandlungsauslösung: software-  
mäßig, über Pacer oder ext. Signal

Summenabtastrate: max.100KS/s

Wandlungszeit des Wandlers: 8µs

Genauigkeit: <0,01% ESR +/-1Bit

Linearität: +/-1Bit

Eingangsimpedanz: > 10MΩ

Überspannungsschutz bis +/-30V

Datentransfer: Software, interruptge-  
steuert, DMA

FIFO: 1KWord

Thermoelementmessung: Über beilie-  
gendes Anschlußpanel PCLD-8115  
(ausgestattet mit Klemmentem-

perartursensor und Schraubklemmen)

### D/A-Ausgänge

Kanäle: 1 Ausgang

Auflösung: 12Bit

Wandlerbaustein: PM7548

Ausgangsspannungsbereich:

unipolar 5V, 10V

max. Ausgangsstrom: 5mA

Settlingtime: 5µs

Referenz intern/extern Jumper wählbar

### Timer

Baustein: 8254

2 Kanäle belegt für Pacer, 1 Kanal 16  
Bit-Abwärtszähler extern nutzbar

Pacer OUT: 0,00023Hz bis 2,5MHz

Pacer Zeitbasis: 10MHz oder 1MHz

Timer Zeitbasis: 100kHz (intern)  
10MHz (extern)

### Quarzoszillator

10MHz

### Digitale Ein- und Ausgabe

16 TTL-Eingänge, 16 TTL-Ausgänge

### Anschlußstecker

1 \* 37polige D-Sub-Buchse

2 \* 20poliger Pfostenstecker

### Abmessungen

185mm x 100mm (l x h)

### Sonstiges

DMA: 1 oder 3 durch Jumper wählbar

IRQ: 2 bis 7 per Software wählbar

DC/DC-Wandler

### Programmierung

Beispielprogramme in Visual C++, Vi-  
sual Basic und Delphi sind, wie DLL-  
Treiber für Windows95/98/NT/ME/  
2000® und WindowsXP®, im Lieferum-  
fang enthalten. Außerdem sind I/O-  
Treiber für LabVIEW® optional verfüg-  
bar.